This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

 ⑩ 日本国特許庁(JP)

① 特許出願公開

⑫ 公 開 特 許 公 報 (A) 平3-284844

Sint. Cl. 3

識別記号

庁内整理番号

@公開 平成3年(1991)12月16日

H 01 L 21/306

2104-4M J

審査請求 未請求 請求項の数 1 (全4頁)

60発明の名称 基板のウエット処理槽

> ②特 頭 平2-86585

22出 願 平2(1990)3月30日

@発明 小 川 浩 明

大阪府門真市大字門真1006番地 松下電子工業株式会社内

個発 明 原

坓

大阪府門真市大字門真1006番地 松下電子工業株式会社内

人 松下電子工業株式会社

大阪府門真市大字門真1006番地

70代 理 弁理士 栗野 外1名 重幸

眀

1、発明の名称

基板のウェット処理槽

2、特許請求の範囲

薬液の容器内に傾斜した台を設け、上記台に敷 、 置される複数の基板を同一方向に傾斜させたこと を特徴とする基板のウェット処理槽。

3、発明の詳細な説明

産業上の利用分野

この発明は、基板のウェット処理槽に係り、た とえば半導体基板上に成長した膜を均一にするこ とを目的とする。

従来の技術

半導体基板を製造するにあたり、コンデンサー の寄生容量を小さくしたり、半導体基板上に発生 するしみを防止するため、半導体基板上に成長し た膜を均一にエッチングする必要がある。以下に 従来の半導体基板のウェット処理槽について説明 する.

第3回は、従来の半導体基板のウェット処理権

である。第3回において、1は外容器、2は墓 液、3は台、4はテフロンハンガー、5は半導体 基板、6は配管、7はフィルター、8はポンプ、 9は内容器である。

以上のように構成された半導体基板のウェット 処理槽について以下その動作について説明する。

まず、第3回に示すように外容器1の中に内容 器9が設置されており、内容器9の中に薬液2が 満たされている。内容器9の中からあふれ出た薬 液2が外容器 I と内容器 9 の間にたまっている。 さらに、外容器1の上部でかつ内容器9の中に台 3があり、第3の上部にテフロンハンガー4に保 持された半導体基板5が設置されている。また、 フィルター7およびポンプ8が配管6によって接 統され、外容器1と内容器9の間にたまっている 薬液2をポンプ8によって内容器9の中に供給 し、薬液2をフィルター7を通して循環濾過を 行っている。

発明が解決使用とする課題

しかしながら上記の従来の構成では、第4図に

示すように半導体基板5の傾斜方向が一定しないため、それらの間隔が不均一となり、半導体基板5に接触する薬液2の流れも不均一となる。特に第4図の1で示す半導体基板5は、薬液2の流れを妨げている。このような事から半導体基板5に成長している膜10が半導体基板5間および面内においてバラッキの生じる要因になっていた。

第5回に第3回、第4回に示す従来例のエッチング精度を示す。同図(a)は半導体基板的1~1017 毎のエッチング処理後の半導体基板間の半導体基板的1 ~1017の任意の半導体基板の面内の膜厚分布を示し、同図(a)は半導体基板的1 ~1017の任意の半導体基板の面内の膜厚分析を示したものである。第5回(a)。(b)より半導体基板上の膜厚にバラツキが生じていることがわかまる。 都定位置を示したものである。

本発明は上記従来の問題点を解決するもので半 専体基板上に成長した膜を均一にエッチングする 半導体基板のウェット処理槽を提供することを目 的とする。

以上のように本実施例によれば、第2図に示すようにテフロンハンガー4に保持された半導体基板5は、傾斜台11を設ける事によりすべてき、 事体基板5を同一方向に傾斜させることができ、 各半導体基板5の間隔を均一にする事かできる。 これにより実被2の流れかスムーズになり、半導体基板5に均一に接触する。

第6図に本実施例のエッチング精度を示す。同図(a)は半導体基板Na.1~Na.17毎のエッチング処

課題を解決するための手段

この目的を達成するために本発明の基板のウェ エット処理権は、半導体基板等の基版を執置する 台を傾斜させ、この台の上に載置される基板を同 一方向に傾斜させるようにしたものである。

作用

この構成によって、複数の基板の間隔が均一になり、 楽液の流れが均一になるため、たとえば エッチング処理においては蓄板上に成長した膜を 均一にエッチングする事ができる。

実施例

以下本発明の一実施例について、図面を参照しなから説明する。第1図は半導体基板のウェット 処理槽を示すものである。第1図において、1は 外容器、2は楽液、4はテフロンハンガー、5は 半導体基板、6は配管、7はフィルター、8はポ ンプ、9は内容器、11は傾斜台である。

以上のように構成された半導体基板のウェット 処理槽について、以下その動作を説明する。

まず、第1図に示すように外容器1の中に内容

理後の半導体基板間の半導体基板上の膜厚の分布を示し、同図心は半導体基板 L ~ Na. 1 7 の任意の半導体基板の面内(第5図 c と同じ位置)の膜厚分布を示したものである。第5図、第6図を比較すれば、従来のエッチング精度第5図(a) および第5図(a) に比較して本発明の実施例の方が膜厚のパラッキが小さくなっていることがわかる。

なお、本発明は上記実施例に摂定される事な く、さらに種々変形して実施できる。

例えば前記実施例では、半導体基板上に成長した膜の厚さ調整のエッチングに適用した場合について説明したが、半導体基板の厚さを顕整なスッチング処理にも用いることができる。 要は、本発明は半導体基板に接触する液が均等か不増をであり、従って、エッチングの場合のみならず、水洗等洗浄工程に用いても有効である。

さらに、半導体基板に接触する液を均等にできれば、テフロンハンガーの滞間隔を広くしたり、 処理槽の構造、例えば、傾斜台の角度、材質、支

特開平3-284844 (3)

特方法、穴の数や大きさおよび角度などの構成方法等も、適宜選択し得るものである事は言うまで もない。

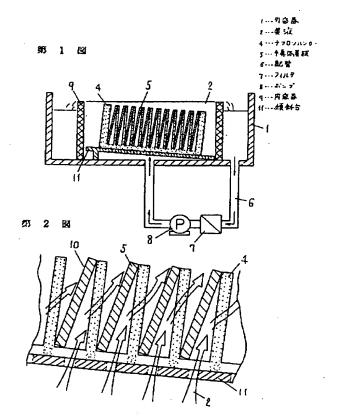
発明の効果

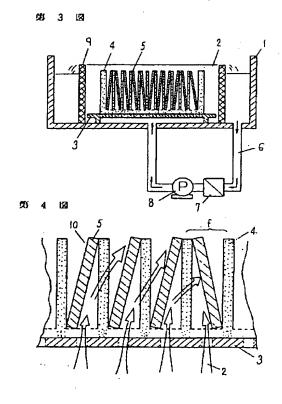
以上の説明から明らかなように、本発明は、台を傾斜させることによって、基板に接触する液を均等にすることができるため処理精度を大幅に向上できる基板のウェット処理槽を実現できる。

4、図面の簡単な説明

第1回は本発明の一実施例に係る基板のウェット処理槽の断面図、第2回は第1回の部分的拡大断面図、第3回は従来の基板のウェット処理槽の断面図、第4回は第3回の部分的拡大図、第5回(a)、(a)は従来のエッチング補度を示す図、第5回(c)は半導体基板上の膜厚測定位置を示す図、第6回(a)、(a)は本発明の一実施例に係る基板のウェット処理槽のエッチング補度を示す図である。

1 ······ 外容器、 2 ······· 薬液、 3 ······· 台、 4 ······· テフロンハンガー、 5 ······· 半導体基板、 6 ······ 配 管、 7 ······ フィルター、 8 ······ポンプ、 9 ······内 容器、10……成長膜、11……類斜台。 代理人の氏名 弁理士 栗野盆孝 ほか1名





特開平3-284844 (4)

